


<p>Anschrift Fachbereich Elektrotechnik und Informationstechnik Institut für Angewandte Mikroelektronik und Datentechnik R.-Wagner-Str. 31 18119 Rostock</p>	
	<p>Halle 16 Stand D 40</p>
<p>Ansprechpartner Prof. Dr. Dirk Timmermann Tel.: +49-(0)381-498-3528 Fax: +49-(0)381-498-3601</p>	<p style="writing-mode: vertical-rl; transform: rotate(180deg);">Universität Rostock FB Elektrotechnik und Informationstechnik Institut MD</p>
<p>Exponate</p> <p>FLEXS Fast kein Gerät des täglichen Lebens kommt heutzutage mehr ohne Mikroelektronik in Form sogenannter eingebetteter Systemen aus. Kernstück dieser Systeme sind meist spezielle Mikroprozessoren, die durch Software an bestimmte Aufgaben angepaßt werden können. Das FLEXS-Entwicklungssystem ist eine moderne Cross-Entwicklungsumgebung für solche Mikroprozessoren. Die Stärken des Systems liegen darin, daß es sowohl die Simulation eines bestimmten Mikroprozessorsystems erlaubt, als auch dessen direkte Inbetriebnahme in einer gegebenen Zielhardware. Besonders interessant ist außerdem die Tatsache, daß das FLEXS-System innerhalb weniger Tage an jeden beliebigen Mikroprozessor angepaßt werden kann.</p>	
<p>Medias Das Tempo, in dem heute neues Wissen erschlossen und veröffentlicht wird, nimmt rapide zu. Die traditionellen Methoden der Wissensvermittlung und der Wissensaneignung müssen dieser Tatsache Rechnung tragen. Das MEDIAS-System, welches vom Institut für Angewandte Mikroelektronik und Datentechnik am Fachbereich Elektrotechnik und Informationstechnik der Universität Rostock auf der diesjährigen CeBIT vorgestellt wird, trägt zur Erreichung dieses Zieles durch konsequente Nutzung der derzeit verfügbaren Kommunikationstechnologien bei. MEDIAS ermöglicht eine effektive Kursorganisation und multimediale Kommunikation zwischen Dozenten und Studenten auf Basis modernster Internet-Technologien und steigert damit den Lernerfolg. Wenn auch zur Begleitung und Unterstützung der üblichen Ausbildungsformen ausgelegt, ermöglicht MEDIAS auch die Einbindung räumlich entfernter Kursteilnehmer in den Unterricht.</p>	<p>Forschungsschwerpunkte High-Level Systementwurf für VLSI-Bausteine Abbildung komplexer Systemalgorithmen auf dedizierte Chiparchitekturen Entwurf integrierter und rekonfigurierbarer Schaltungen und Systeme</p> <p>Prozeßrechentechnik und Rechner- betriebssysteme für harte Echtzeitbedingungen Rechnerarchitekturen und ihr industrieller Einsatz</p> <p>Softwaretechnologie Objektorientierte Programmierung</p> <p>Rechnerkommunikation und Rechnernetze</p>