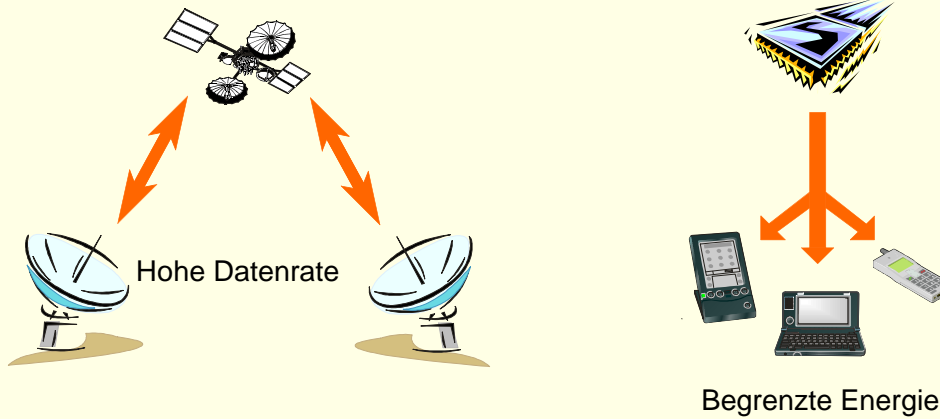
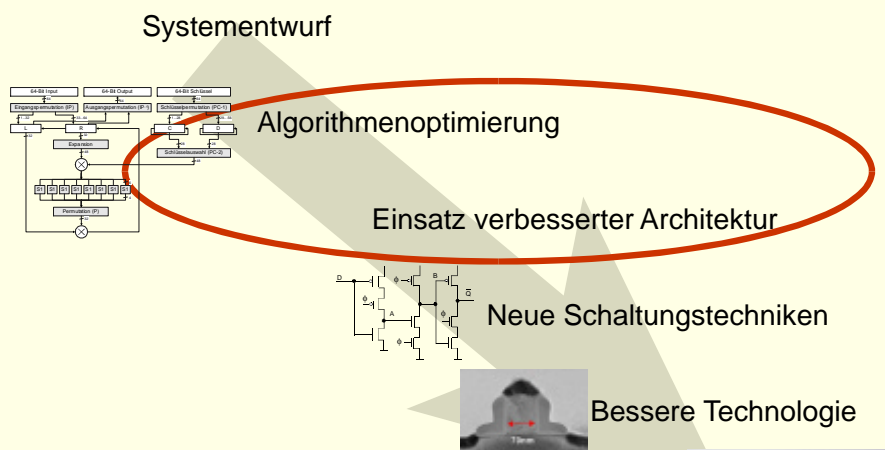


Entwicklung von Hardwarekryptographie für hohe Datenraten

Motivation: hohe Datenraten (>10 Mbit pro Sekunde)
geringer Stromverbrauch



Lösung: Umsetzung der Algorithmen in Hardware



Aktuelle Arbeiten:

Symmetrischer Algorithmus - AES
Asymmetrischer Algorithmus - ECC

Veröffentlichungen:

- ✍ "SECOM: Mobiles Gerät zur Verschlüsselung von ISDN-Datenströmen", Exponat auf der Cebit 2000, Februar 2000
- ✍ "Security Upgrade of Existing ISDN Devices by Using Reconfigurable Logic", Proc. of Tenth Int'l Conf. on Field-Programmable Logic and Applications (FPL 2000), S. 505-514, Villach, August 2000
- ✍ Nachwuchs Innovationspreis 2000 des Landes Mecklenburg-Vorpommern, Rostock



UNIVERSITÄT ROSTOCK

Fachbereich Elektro- und Informationstechnik
Institut f. Angew. Mikroelektronik und Datentechnik
Dipl.-Ing. Mathias Schmalisch

